|  |  |
| --- | --- |
|  | **HS – В память** |
| в палитре |  |
|  |  |
| на схеме |  |

Блок организует соединение между одним объектом и другим объектом расчетной схемы без явного проведения линии связи между ними. Фактически блок «В память» именует линию связи, которую в другом месте схемы можно продолжить при помощи ответного блока «Из памяти», указав в последнем такое же имя.